



매그나칩반도체 산학장학생 선발 설명회



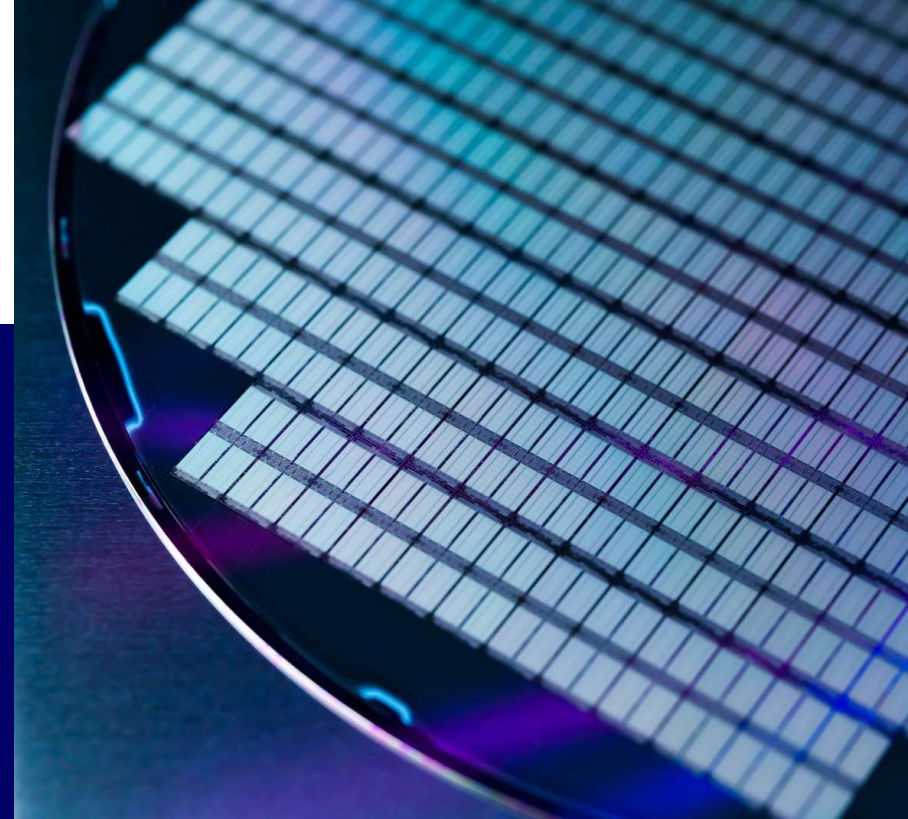
MAGNACHIP CONFIDENTIAL. DO NOT COPY OR DISTRIBUTE

Introduce

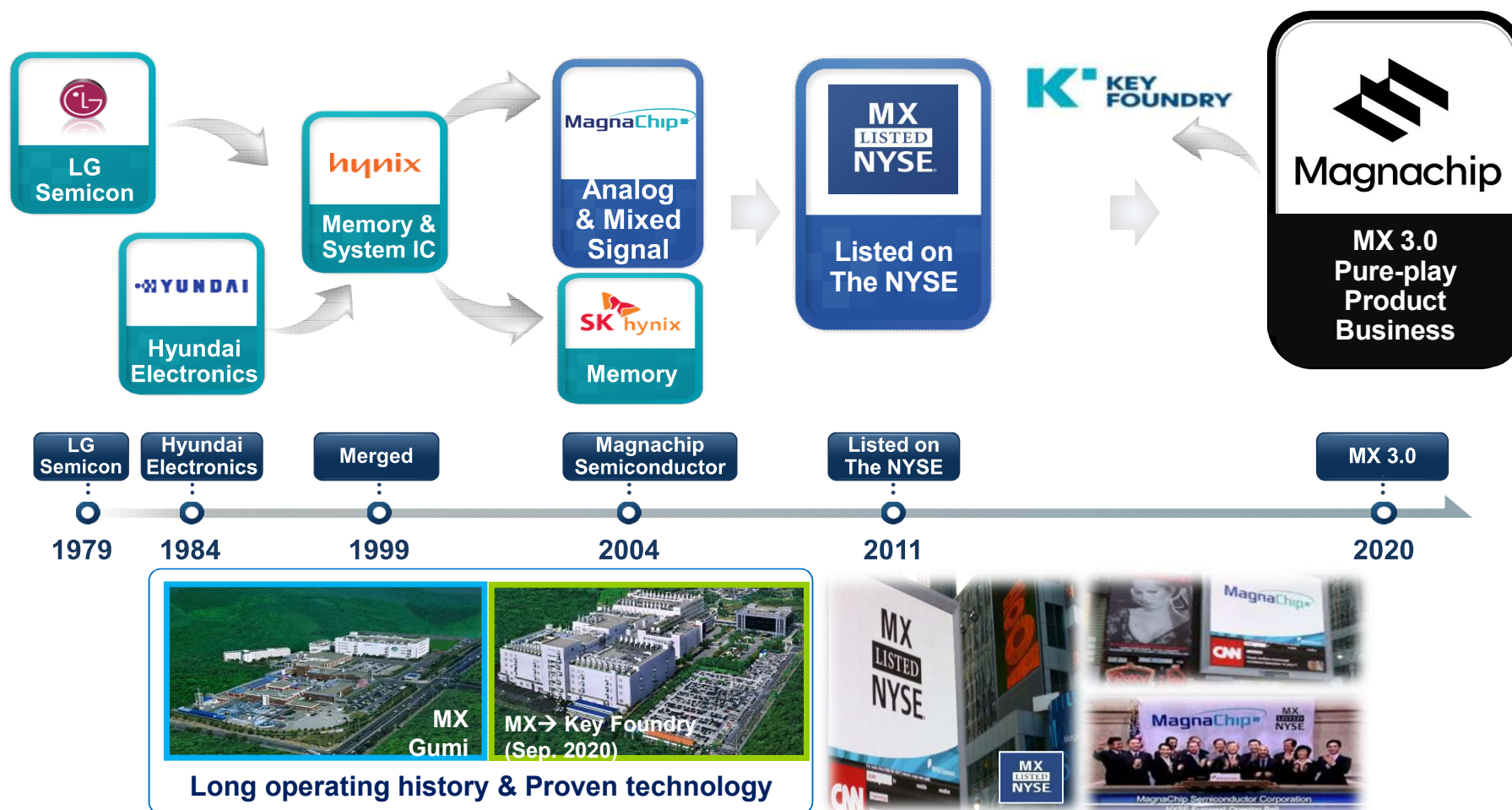
매그나칩은 업계를 선도하는 아날로그 및 혼성신호 반도체 제품을 디자인하고 생산하는 기업으로서 엔지니어링, 디자인 및 공정을 아우르는 전문성을 바탕으로 기술 발전의 속도를 높이며 미래 기술을 선도해 가고 있습니다.

회사명	매그나칩반도체 유한회사
주업종	반도체 제조
직원수	910명
매출액	5,500억원 (21년도 기준)
주소지	청주시 흥덕구 송정동 직지타워

Magnachip Semiconductor



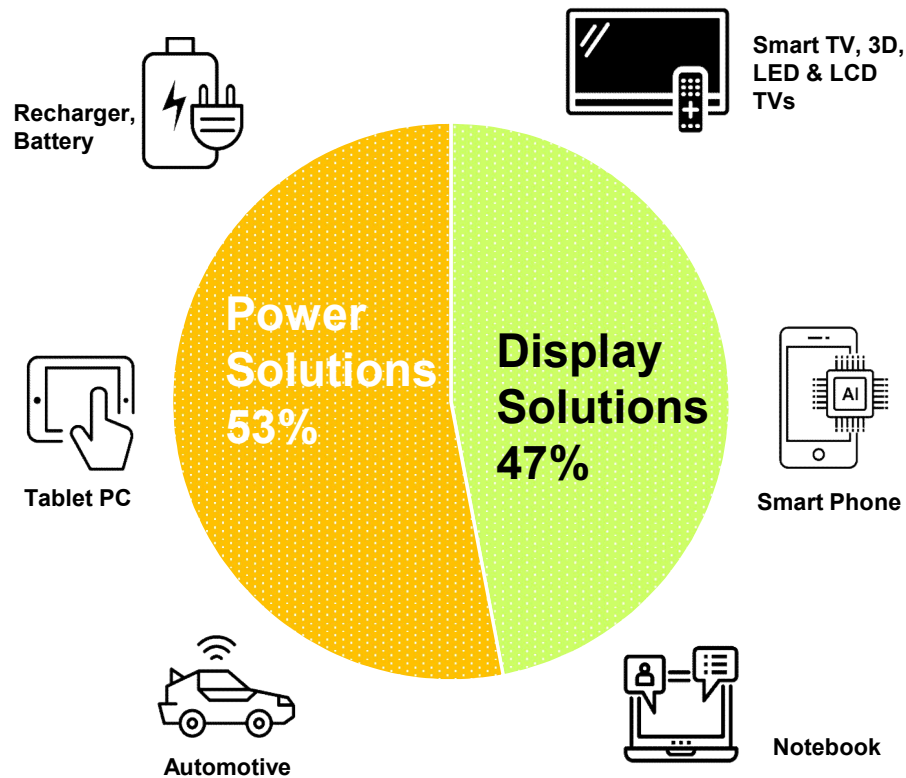
History of Magnachip



Global Magnachip Presence



Business Introduce



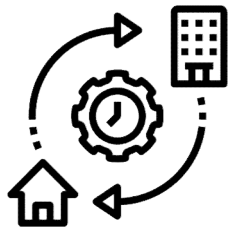
- **Power Solutions: 53%**

- Leading provider of battery protection discrete semiconductor products
- SJ MOSFET, IGBT and Power IC for mobile, consumer electronics and industrial applications
- Expanding into the automotive market

- **Display Solutions: 47%**

- Largest independent supplier of OLED display drivers to panel makers for smart phones
- Portfolio of seven 40nm rigid bezel-less and flexible OLED drivers
- Low power 28nm OLED driver is now in mass production

MX Package



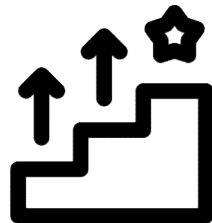
재량근무제



4,800



Benefits



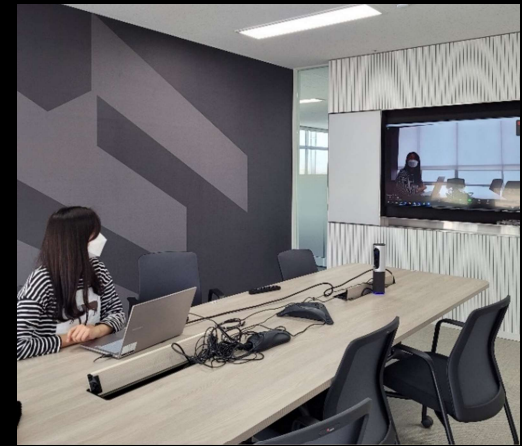
Career



Our Workplace (Seoul Office)



Our Workplace (Cheongju Office)



산학장학생 선발

충북대학교와 산학협력의 일환으로 산학장학생 선발제도를 운영함으로써
지역인재 및 반도체 전문 기술인력을 양성하고, 회사에 필요한 맞춤형 인재를 선발합니다.

선발인원	3명 (Display IC(2) , Power IC(1))
지원혜택	장학금: 대학원 재학 중 학비보조금 매월 100만원 지급 취 업: 졸업 후 매그나칩반도체 입사
운영현황	1기: Display IC 2명, Power IC 1명 2기: Display IC 2명, Power IC 1명, Power Discrete 2명 3기: Display IC 2명 4기: Display IC 2명



Job Capability



Display IC

- 휴대폰, 노트북, TV 등에 들어가는 일반 TFT LCD, AMOLED Display 등을 구동하기 위한 Source Driver, T-CON (Timing Controller) 등을 개발하며, Analog & mixed signal 회로 및 layout 기술과 응용설계 기술이 요구됨

Power IC

- 산업/가정용 각종 Power Application Chip, PMIC 설계하며 Analog & mixed signal, Power 회로 설계 및 Layout 능력이 요구됨

산학장학생 선발

트랙운영

- 트랙 목적에 부합하는 대학원 정규교과목 및 비교과 운영
- 정규교과목: 반도체 설계 관련 교과목 개설
- 비교과: 매그나칩 및 외부 전문가 특강 진행 및 현장견학/실습

구분		교과목
정규 교과목	필수	디지털 집적회로, 아날로그 집적회로, 연구기초특론
	권장	고급반도체소자, 마이크로프로세서설계, 디지털시스템설계특론, 저전력회로설계, 혼성회로설계, VLSI설계특론, 디지털VLSI설계, 설계프로젝트, 네트워크통신특론
비교과	특강	매그나칩 특강 (Display Driver IC, Power IC 등)
	기타	현장견학 및 실습

산학장학생 선발



지원방법

- . 충북대학교 전자정보대학 홈페이지 접속, 공지사항에서 다운로드 후 작성
- . 지원서 작성 후 misuk1.kim@magnachip.com 으로 제출
- . 서류합격자 개별 통보 및 면접 일정 별도 안내

접수기간

- . 서류 접수 기간: **2022년 11월 02일(수) ~ 14일(월) 17시 까지, 총 13일간**



감사합니다